基于谐波抑制的多频信号的仿真与实现

王 倩,李丕丁

上海理工大学健康科学与工程学院,上海

收稿日期: 2023年10月7日; 录用日期: 2023年11月17日; 发布日期: 2023年11月23日

摘要

金属检测设备主要利用平衡线圈的原理,实现微弱金属信号的检测和金属杂质的剔除,广泛应用于矿业、 安防、食品等行业。目前国内食品金属检测机厂商普遍使用单频信号作为发射信号,频率多为50~300 kHz, 由于不同种类的金属异物检测灵敏度随频率变化不一致,且含水含盐量高的产品效应类似于铁磁性物质, 因此难以实现单个频率下较好的带产品检测精度。为了弥补单频信号的不足,本文旨在实现多频发射信号 的产生。首先分析选择性谐波抑制脉宽调制技术的原理,建立固定频率分量时的数学模型,通过MATLAB 求解优化问题,求出输出波形导通角序列。建立Simulink电路仿真模型,通过生成的导通角,对该方法进 行仿真验证,仿真表明,可以通过该方法在线圈负载上产生预期的多频信号。最后通过FPGA控制全桥D类 功率放大电路驱动发射线圈,对硬件系统测试的结果显示,能够在金属探头的发射线圈上实现需要的PWM 波形,实现同步多频的金属发射信号的产生。通过这样的方法产生多频信号,弥补单频金属检测机的不足。

关键词

平衡线圈,选择性谐波抑制,脉宽调制,D类功率放大器,金属检测

Simulation and Realization of Multi-Frequency Signals Based on Harmonic Suppression

Qian Wang, Piding Li

School of Health Science and Engineering, University of Shanghai for Science and Technology, Shanghai

Received: Oct. 7th, 2023; accepted: Nov. 17th, 2023; published: Nov. 23rd, 2023

Abstract

Metal detection equipment mainly uses the principle of balanced coil to realize the detection of

weak metal signals as well as the rejection of metal impurities, which is widely used in mining, security, foodstuffs and other industries. At present, domestic metal detector manufacturers of foodstuffs industry generally use a single-frequency signal as the transmitting signal, the frequency is mostly 50~300 kHz, due to the different types of metal foreign object, there will be an inconsistent trend of sensitivity with frequency change, and high water and salt content of the product generates a signal which is similar to the ferromagnetic material, so it is difficult to achieve effective distinction between food and metal with single frequency. In order to make up for the deficiency of single-frequency signal, this paper aims to realize the generation of multi-frequency transmitter signals. Firstly, we analyze the principle of selective harmonic suppression by pulse width modulation technology, establish the mathematical model at fixed frequency components, and solve the optimization problem through MATLAB to find the output waveform conduction angles sequence. A Simulink circuit simulation model is established and the method is validated by using of those conduction angles, which shows that the desired multi-frequency signal can be generated on the coil load by this method. Finally, the transmitter coil is driven by a full-bridge Class D power amplifier circuit controlled by an FPGA development board. Testing the hardware system, the results show that by this means, we can achieve the desired PWM waveforms on the transmitter coil of the metal probe to realize the generation of synchronized multi-frequency metal transmitter signals. As a result, the shortcomings of single-frequency metal detectors are compensated.

Keywords

Balanced Coil, Selective Harmonic Suppression, Pulse Width Modulation, Class D Power Amplifier, Metal Detection

Copyright © 2023 by author(s) and Hans Publishers Inc. This work is licensed under the Creative Commons Attribution International License (CC BY 4.0). <u>http://creativecommons.org/licenses/by/4.0/</u> © Open Access

1. 引言 食品金属检测系统的主要目标在于有效检测出产品中混入的金属颗粒。如何提高系统的检测精度, 是近来的研究热点。在检测原理方面,主要利用平衡线圈式的传感器结构,通过分析接收线圈上的差分 信号判断金属异物的有无[1][2]。在检测算法方面,早期研究主要是通过分析差分信号的幅值信息来判断 金属异物有无,分辨被测物和金属异物的能力较弱,后期研究结合信号的幅度和相位信息,从两个维度 综合判断金属有无,大幅度提升了金属检测的带产品精度[3][4]。周若臣等人分析了不同材料的金属信号 随频率的变化,提出不同频率适合检测不同种类的金属[5]。目前国外企业如梅特勒•托利多、赛默飞世 尔、安立等都已实现多频同步检测,多频检测同时利用多个频率的幅度和相位信息,当被测产品和金属 异物通过线圈产生的信号的幅度和相位比较接近的时候,多频检测可以有效提高此时的带产品精度。国

内多是双频切换使用,本质仍是单频检测。

SHEPWM 是一种管控逆变器谐波的脉宽调制方法,广泛应用于电力电子领域,主要用来消除有害低次谐波,提升逆变器输出波形质量[6] [7] [8]。高丽辉等人分析了不同输出波形,如 1/4 周期对称、1/2 周期对称和全周期不对称情况下方程组的建立,以及 SHEPWM 电磁激励方法在地形勘探方面的应用实例[9]。

基于国内现有研究的不足,提出一种产生同步多频发射信号的方法,该方法基于选择性谐波消除技术(SHEPWM)。首先根据金属材料选择需要的谐波频率,根据需要的谐波频率和分量,构建选择性谐波

抑制技术的带不等式约束非线性方程组,通过优化算法,求解准确的导通角和开关时序,用这组开关时序控制开关器件的通断,从而在负载线圈上产生想要的输出波形。

2. 选择性谐波抑制算法

2.1. 选择性谐波抑制原理

在电力系统中,由于逆变器在工业领域的广泛使用,各种电子电力装置的应用会给电网带来较大的 谐波污染,产生以下危害:在铁芯上产生较大的涡流损耗,增加器件发热,缩短器件使用寿命;因高频 成分因集肤效应在线缆上产生更多的损耗,加速线缆老化;干扰其他设备的正常使用等[10][11]。

因此使逆变器输出谐波的控制成为研究的热点,其中选择性谐波消除(SHEPWM)可以有效地消除低 次谐波,将谐波能量转移到高频部分,再通过滤波技术滤除。但在食品金属检测领域中,与谐波抑制相 反,是需要保留特定次谐波而不是消除特定次谐波。传统的谐波抑制算法一般用于桥式逆变电路,驱动 感性负载,在金属检测应用中,可以用桥式电路来驱动发射线圈。

目前金属检测多用 50~300 kHz 的单频正弦波作为发射信号,选择甲乙类功率放大器驱动发射线圈,使用一个电容和线圈并联实现调谐选频的作用,因此难以实现多频输出,而使用全桥 D 类功率放大器,可以在实现多频输出的同时提升效率。

全桥 D 类功率放大电路结构如图 1 所示:



Figure 1. Full bridge structure class D power amplifier 图 1. 全桥结构 D 类功率放大器

Q1,Q4 导通时,电流从电源正极通过Q1 流过负载,再通过Q4 流到电源负极,Q2,Q3 导通的时候,流过负载的电流方向相反,四个MOS 管交替导通,将会在线圈负载上产生如图2 所示的方波。 电感上电压表达式如下:

$$U = L \frac{\mathrm{d}i}{\mathrm{d}t} \tag{1}$$

由公式可知,电感上流过的电流是对电感两端电压的积分,电压水平固定时,流过电感的电流的斜率也 一定,电压为+24 V时,电流以固定斜率增加,电压为-24 V时,电流以同样的斜率减少,上述电压波形 对应的电感电流如图 3 所示。



图 3. 线圈负载上电流波形

由此,可以通过控制高低电平保持的时间,也即是导通角,改变电感电流的形状,使其近似于包含 特定谐波分量的电流波形,从而实现多频信号的产生。为了简化计算过程,通常设置输出波形为 1/4 周 期对称波形,即前半个周期和后半个周期镜像对称,在同一个半周期内,前 1/4 周期和后 1/4 周期轴对称。 周期信号的傅里叶级数展开式为

$$f(t) = \frac{a_0}{2} + \sum_{n=1}^{N} \left(a_n \cos\left(\frac{2\pi nt}{T}\right) + b_n \sin\left(\frac{2\pi nt}{T}\right) \right)$$
(2)

当输出波形为 1/4 周期对称波形时,傅里叶级数中的直流分量、偶次谐波分量和奇次谐波的正弦分量都为零,从而减少了求解过程中需要的等式,极大地简化了方程和求解过程,简化后的信号傅里叶级数展开式为

$$f(t) = \sum_{p=1}^{\infty} c_p \sin(p\omega t)$$
(3)

$$c_{p} = \frac{4V_{0}}{p\pi} \left[1 + 2\sum_{q=1}^{N} (-1)^{q} \cos(p\alpha_{q}) \right] (p = 1, 3, 5, 7, \cdots)$$
(4)

其中 α_q 为 $[0,\pi/2]$ 区间内的N个开关角中的第q个。结合公式(1)可推导出,电感上的电流表达式为

$$I(t) = \sum_{p=1,3,\cdots}^{\infty} b_p \sin(p\omega t)$$
(5)

DOI: 10.12677/mos.2023.126499

$$b_p = -\frac{4V_0}{p^2 \pi \omega L} \sum_{q=1}^N (-1)^s \sin\left(p\alpha_q\right) \tag{6}$$

其中 b_p即为电流信号谐波分量的幅度,当输出电压处于上升沿时, s为1,处于下降沿时, s为0。 设置 p 次谐波的调制比如公式(7)所示。

$$m_p = \frac{V_p}{V_0} \tag{7}$$

其中 *V_p*为输出波形的 *p*次谐波的幅度,*V*₀为驱动电压的幅度,根据以上分析,为产生特定谐波分量的输出波形,需要求解公式(8)所示带不等式约束的非线性方程:

$$\min_{0 \le \alpha_1 \le \alpha_2 \le \dots \le \alpha_N \le \frac{\pi}{2}, m_p} \sum_{p \in \Phi} \left(\frac{p \omega L}{V_0} b_p - m_p \right)^2$$
(8)

满足公式(9)所示约束条件:

$$\left|\frac{p\omega L}{V_0}b_p\right| \le \varphi_p \quad \text{subject to} \quad \left|\frac{p\omega L}{V_0}b_p\right| \le \varphi_p \quad \forall p \in \Psi$$
(9)

式中, Φ 为需要利用的谐波次数的集合, ψ 为需要抑制的谐波次数的集合。

优化问题的求解目标为使各次谐波分量接近一定调制比时的最佳开关角序列。

2.2. 算法实现

现有单频机器的频率,根据产品的不同,多为50 kHz、150 kHz、300 kHz 左右的频率,国外厂商金 检机频率范围可达1 MHz。因此,在选择频率的时候,考虑各次谐波分布在50 kHz~1 MHz 的范围内, 谐波次数太接近会使后续分频处理复杂,难以区分相邻两个谐波分量,太远不利于充分利用中间频率的 信息。本实验将 FPGA 频率设置为24 MHz,选择 50.42 kHz 作为基频,利用其1、3、7、17 次谐波,具 体频率如表1 所示,其中最高次谐波频率为系统频率24 MHz 的 1/28,通过更改 FPGA 频率,可以很方 便地更改频率组合。

Table	 Experimental 	frequency sel	lection
表1.	实验频率选择		

谐波次数	频率/kHz
1	50.42
2	151.26
3	352.94
4	857.14

选定频率后,一个基频信号周期内的 FPGA 时钟数为 28 乘以 17,即 476 个 FPGA 时钟。 利用 MATLAB 产生一个谐波大小与谐波次数成反比的波形,其表达式如下:

$$g(t) = \sin(\omega_1 t) + \frac{1}{3}\sin(\omega_3 t) + \frac{1}{7}\sin(\omega_7 t) + \frac{1}{17}\sin(\omega_{17} t)$$
(10)

波形如图4所示:



编写 Matlab 程序,可以求出 g(t) 在一个周期内取得极大值和极小值的时间。极值求解过程如下:先使用 diff 函数和 sign 函数,求解 g(t) 的导数符号,得出一组元素为 1 和-1 的数组,再次使用 diff 函数,得到元素为 0, 2, -2 的数组,使用 find 函数找到元素为 2 和-2 时的下标,此时分别对应到 g(t) 的极小值和极大值。最后根据求出的下标,找到对应的取到极值点的时间,即为所求的初始值。针对图 4 所示 波形,1/4 周期内极值点大小和时间如表 2 所示:

时间/us	质量对应 FPGA 时钟数
1.4583	35
1.9833	48
2.8	67
3.15	76
3.6167	87
4.6083	111

 Table 2. Initial value of conduction angles

 表 2. 导通角初始值

对应 FPGA 时钟数如公式(11)所示。

$$N_i = \frac{t_i}{T_{FPGA}} = t_i \times f_{FPGA} \tag{11}$$

i表示第i个导通角,所求 FPGA 时钟数作为选择性谐波抑制算法的初始值。

本实验一共有6个导通角,带入公式(6),可以求得各次谐波分量大小如公式(12)所示:

$$b_{p} = -\frac{4V_{0}}{p^{2}\pi\omega L} \left(2\sum_{q=1}^{6} (-1)^{q} \sin\left(p\alpha_{q}\right) - \sin\left(\frac{p\pi}{2}\right)\right) \left(p = 1, 3, 5, \cdots\right)$$
(12)

将公式(12)带入公式(8),即可得出本实验的优化问题数学模型:

$$\min_{0 \le \alpha_1 \le \alpha_2 \le \alpha_3 \le \alpha_4 \le \alpha_5 \le \alpha_6 \le \frac{\pi}{2}, m_p} \sum_{p=1,3,7,17} \left(\frac{8}{p\pi} \sum_{q=1}^6 (-1)^q \sin\left(p\alpha_q\right) - \frac{4}{p\pi} \sin\left(\frac{p\pi}{2}\right) + m_p \right)^2$$
(13)

满足公式(14)所示的约束条件:

$$\left|\frac{8}{p\pi}\sum_{q=1}^{6}\left(-1\right)^{q}\sin\left(p\alpha_{q}\right)-\frac{4}{p\pi}\sin\left(\frac{p\pi}{2}\right)\right| \le \varphi_{p} \quad \forall p \in \{5,9,11,13,15\}$$
(14)

特定谐波消除算法常用牛顿法求解方程组,但是对于本文中的含不等式约束问题,更适合使用内点 法求解,利用 Matlab 的 fmincon 函数,可以很方便地求解该类优化问题[12] [13]。

2.3. 算法优化结果

优化前后的导通角如表 3 所示:

Table 3. Conduction angles before and after optimization 表 3. 优化前后的导通角

导通角	初始值	优化结果
α_{l}	35	35
$lpha_{_2}$	48	47
$lpha_{_3}$	67	65
$lpha_{_4}$	76	74
α_{5}	87	86
$lpha_{_6}$	111	110

定义谐波总谐波失真如公式(15)所示

$$\text{THD} = \frac{\sqrt{\sum_{p \in \Phi} b_p^2}}{\sqrt{\sum_{p \in \Psi} b_p^2}} \times 100\%$$
(15)

各次谐波分量的比例定义为 m_p/p ,其中p为谐波次数。优化前后的谐波分量和总谐波失真如表 4 和表 5 所示:

Table 4. Percentage of harmonic components before and after optimization 表 4. 优化前后的谐波分量占比

谐波次数	初始值 m_p/p	优化结果 m_p/p
1	0.5340	0.5242
3	0.1450	0.1497
7	0.0660	0.0629
17	0.0430	0.0436

Table 5. THD before and after optimization 表 5. 优化前后的总谐波失真		
数据来源	THD	
初始值	6.99%	
优化结果	6.72%	

对比结果可知,优化后的总谐波失真更小,且基波和三次谐波更接近预期值。

3. Simulink 电路仿真

编写 Matlab 代码,通过 fmincon 函数求解优化后的导通角,求出的导通角作为 Simulink 仿真电路的 输入参数。为了产生控制信号的 PWM 波,需要将导通角与一定频率和幅度的锯齿波进行比较,使用 Simulink 中的 Repeating Sequence 模块产生锯齿波,频率和幅值可通过设置 Time values 和 Output values 改变。对于 50.42 kHz 基频,锯齿波的 Time values 设置为[0 1.9833e-5], output value 设置为[0 360]。其 中 1.9833e-5 即为 50.42 kHz 对应的周期。

优化算法求解的结果是 1/4 周期内的导通角,因此在 0 到 $\pi/2$ 之间,通过 relational operator 和 logical operator 比较各个导通角和锯齿波的值,结构如图 5 所示。



Figure 5. Comparison of conduction angles and sawtooth wave in 1/4 cycle 图 5. 1/4 周期内比较导通角与锯齿波

如图 6 所示,比较和逻辑判断的结果可以通过 sum 模块组合成输出信号,对输出求反产生两路相位 相反的控制信号。

由于 1/4 周期对称波形的对称特征,一整个周期内的导通角都可以通过前 1/4 周期的导通角求出。生成的锯齿波和其中一路控制信号如图 7 所示,通过光标工具可以看到通过比较导通角序列和锯齿波,产生了固定导通时间的 PWM 控制信号。



Figure 6. Generation of two control signals 图 6. 两路控制信号



Figure 7. Sawtooth wave and control signal 图 7. 锯齿波和控制信号

搭建图 8 所示的全桥电路,以 A, B 两路作为控制信号,用串联的电阻和电感作为负载,直流电源 选择 24 V。

电阻和电感参数为 0.4515 欧姆和 10e-6 亨利,其取值为实测发射线圈参数。 最终在负载上产生的电压电流波形如图 9 所示,幅度为正负的电流波形的分段模拟。 结果显示,在电感负载两端产生了正负 24 V 的脉宽调制信号,在电感负载上产生的电流波形是对 图 4 理想电流波形的分段拟合。因此改变导通角,最终可以实现电流波形的改变,合理设置导通角,可以产生带特定谐波分量的电流信号。



Figure 8. Simulink full-bridge circuit 图 8. Simulink 全桥电路



Figure 9. Simulink simulation result 图 9. Simulink 仿真结果

4. 硬件电路设计与实现

4.1. 硬件系统

多频信号的硬件实现需要以下几个部分: FPGA 开发板、H 全桥及其驱动电路、金属检测探头的发射线圈。

Matlab 计算出所需要的导通角,并且转换成与 24 MHz 相对应的时钟数。编写 FPGA 代码,在固定

的时钟边沿输出 H 全桥控制信号。所使用的 FPGA 系统时钟为 50 MHz,因此使用 PLL IP 核产生 24 MHz 时钟。时钟配置完成后,在顶层文件实例化该模块,一个基频周期包含 476 个 FPGA 时钟,对 24 MHz 时钟进行计数,在每个导通角对应的时钟上升沿进行输出电平高低翻转,另一路输出对其取反,两路输出即为 H 桥驱动芯片的输入信号,使驱动芯片产生反相的 MOS 管控制信号,最终在发射线圈上产生电平为正负 24 V,具有固定导通角的 PWM 波形。

硬件电路主要包含 H 全桥及其驱动电路和电源部分。由于 24 V 直流电源使用广泛,容易获得,因此 全桥驱动电压选择 24 V,使用 DCDC 模块,将 24 V 电压转换成 12 V,作为驱动侧芯片供电。

H 桥电路由一对 PMOS 和一对 NMOS 组成,但由于 PMOS 是空穴导电,导通电阻较大,开关速度 不如 NMOS,且可选型号少,价格偏高,因此为了减小导通时 MOS 管产生的功率损耗,实现更高的开 关频率,常采用四个 NMOS 实现的全桥电路拓扑。



具体电路如图 10 所示。

Figure 10. Hardware schematic 图 10. 硬件原理图

NMOS 的导通条件是,栅极电压比源极高出至少 4.5 V (以 FDMS8880 为例),有的 MOS 管需要 10~15 V 才能导通。当时用 4 个 NMOS 的全桥电路时,上管导通时的源极和漏极相连,电压相等,因此源极电压 也等于直流电源电压,本实验中为+24 V。为了使 NMOS 保持导通,NMOS 的栅极电压需要比源极更高。 在电路设计中,24 V 已经是电路板上最高电压水平,因此使用自举电路来产生一个比直流电源更高的电压 用于导通 NMOS 上管。

实际使用时,先导通下管,导通时下管的漏极电压为0V,此时二极管导通,电容通过VCC电源充电, 充满电后,VBOOT电压为+12V。当下管截止,上管导通时,上管源极电压为H桥驱动电压,即+24V。 电容放电,VBOOT在驱动电压的基础上叠加电容电压,产生36V(24V+12V)的电压,此时自举电路的 二极管反向截止。电容电压经过两个电阻分压之后加到上管的栅极和源极,使上管满足导通条件,从而能 够持续导通。

4.2. 硬件测试结果

FPGA 控制信号如图 11 所示。



在探头的发射线圈两端测得的电压波形如图 12 所示,在线圈两端,产生了幅度为正负 24 V,导通角可控的 PWM 波形,根据理论分析,该波形可以实现发射线圈上的谐波分量可控的多频电流信号。



5. 结论

实验基于国内现有金属检测机精度和分辨能力不够高的问题,通过对 1/4 周期对称波形数学表达式的分析,建立了求解包含 1,3,7,17 次谐波分量的输出波形的数学模型。通过 Matlab 求解优化问题,得到一组导通角数据。在 Simulink 搭建控制信号模块和全桥电路模块,对求解的导通角进行验证,仿真结果表明:可以通过给线圈施加所求导通角的 PWM 波,在线圈上产生谐波分量可控的电流信号,优化后的导通角产生的波形谐波失真更小,且 1,3 次谐波分量更靠近期望值。基于理论分析和电路仿真结果,编写了 FPGA 代码,产生控制信号,设计了全桥电路及其驱动电路,最终在线圈上实现了目标电压信号,从而实现金属检测机多频发射信号的产生。

参考文献

- [1] 王玉琦, 韩海燕, 郝智慧. 金属检测器在食品工业中的应用[J]. 长春大学学报, 2007, 17(2): 71-73.
- [2] 周茂林, 项安. 全数字食品金属检测机信号处理系统仿真[J]. 计算机仿真, 2013, 30(9): 208-212.
- [3] 白树忠, 董春阳. 平衡线圈式高精度金属检测算法[J]. 山东大学学报(工学版), 2017, 47(4): 83-88+95.

- [4] Haimovich, H., Marelli, D. and Sarlinga, D. (2020) A Signal Processing Method for Metal Detection Sensitivity Improvement in Balance-Coil Metal Detectors for Food Products. 2020 IEEE International Conference on Industrial Technology (ICIT), 30, 4091-4106. <u>https://doi.org/10.1109/ICIT45562.2020.9067312</u>
- [5] 周若臣,洪然,孔笑荷. 镀铝膜包装的食品金属检测技术[J]. 计量与测试技术, 2021, 48(2): 46-54.
- [6] 刘笑宇. 消谐算法及在多电平逆变器中的应用[D]: [硕士学位论文]. 北京: 北京交通大学, 2014.
- [7] Dahidah, M.S.A., Konstantinou, G. and Agelidis, V.G. (2015) A Review of Multilevel Selective Harmonic Elimination PWM: Formulations, Solving Algorithms, Implementation and Applications. In *IEEE Transactions on Power Electronics*, **30**, 4091-4106. <u>https://doi.org/10.1109/TPEL.2014.2355226</u>
- [8] Li, L., Czarkowski, D., Liu, Y.G. and Pillay, P. (2000) Multilevel Selective Harmonic Elimination PWM Technique in Series-Connected Voltage Inverters. *Industry Applications, IEEE Transaction*, 36, 160-170. <u>https://doi.org/10.1109/28.821811</u>
- [9] 高丽辉. 基于选择性谐波消除技术的电磁测深激励方法研究[D]: [博士学位论文]. 长春: 吉林大学, 2020.
- [10] 陈乾. 谐波对电网的影响及其解决措施[J]. 城市建设理论研究(电子版), 2012(5): 1-5.
- [11] 李树鑫,李艳洁,董悦坤. 消除高次谐波对电网的影响[J]. 电力电容器, 2002(2): 17-20.
- [12] Napoles, J., Leon, J.I., Portillo, R., Franquelo, L.G., and Aguirre, M.A. (2010) Selective Harmonic Mitigation Technique for High-Power Converters. *IEEE Transactions on Industrial Electronics*, 57, 2315-2323. https://doi.org/10.1109/TIE.2009.2026759
- [13] Nesterov, Y. and Nemirovskii, A. (1994) Interior-Point Polynomial Algorithms in Convex Programming. SIAM Review, Philadelphia. <u>https://doi.org/10.1137/1.9781611970791</u>